




ロジックユニット・コインシデンスユニット

ロジックユニット

モデル	CO4020	N113	N405	N408	V495	V512	V976
品名 (特長)	4連ロジックユニット (4入力)	2連ORユニット (12入力、2出力)	3連4重ロジックユニット (VETO付 MAJORITY)	24ch MAJORITY ロジックユニット	2連プログラマブル ロジックユニット	8ch 4重 プログラマブル ロジックユニット	4重 AND/OR/MAJ, NIM/TTL TTL-NIM, ファンインファンアウト
規格 (メーカー)	NIM1幅 (ORTEC)	NIM1幅 (CAEN)	NIM1幅 (CAEN)	NIM1幅 (CAEN)	6U、VME1幅 (CAEN)	6U、VME1幅 (CAEN)	6U、VME1幅 (CAEN)
セクション数	4	2	3	1	2	8	4
入力数/ セクション	4 FastNIM	12 FastNIM	4 FastNIM	24 FastNIM	8 ECL	4 ECL	4 FastNIM/TTL
出力数/ セクション	3 + 1 complementary FastNIM、1TTL	2 FastNIM	2 FastNIM、 1 complementary FastNIM、 1 Linear	1+1 complementary FastNIM、 1+1 complementary Linear	8 ECL	2 ECL	4 FastNIM/TTL
ロジック機能	AND、OR、VETO	OR	AND、OR、Majority、VETO	Majority	プログラマブル	AND、OR、VETO	AND、OR、Majority
備考					V430バックプレーンが必要です。	V430バックプレーンが必要です。	

コインシデンスユニット

モデル	414A 	418A 	N455 
品名	Fast Coincidence	Universal Coincidence	Quad Coincidence Logic Unit
規格 (メーカー)	NIM2 幅 (ORTEC)	NIM1 幅 (ORTEC)	NIM1 幅 (CAEN)
セクション数	1	1	4
入力数 / セクション	4 SlowNIM (3 Coincidence, 1 Anti-coincidence)	5 SlowNIM	2 FastNIM
出力数 / セクション	2 SlowNIM	1 SlowNIM	3+1 complementary FastNIM, 1 FastNIM Overlap
機能	Coincidence、Anti-coincidence	Coincidence、Anti-coincidence、 Majority	AND、OR、VETO